

# Valerio Senni

## CURRICULUM VITAE DELL'ATTIVITÀ SCIENTIFICA E DIDATTICA

*redatto ai sensi degli articoli 46 e 47 del D.P.R. 28/12/2000 N.445.*

*Il sottoscritto*

### INFORMAZIONI PERSONALI E CONTATTI

---

Nome	Valerio Senni
Titolo	Dottore di Ricerca in Informatica e Ingegneria dell'Automazione
Data di Nascita	11 Luglio 1980 - Milano, Italia
Nazionalità	Italiana
Codice Fiscale	SNNVLR80L11F205E
Sesso	Maschile
Stato civile	Sposato, una figlia
Affiliazione Corrente	Dipartimento di Informatica, Sistemi e Produzione Università di Roma "Tor Vergata" Via del Politecnico, 1 I-00133 Roma, Italia & LORIA - INRIA Grand Est 615, rue du Jardin Botanique F-54602 Villers-les-Nancy Cedex, France
Domicilio	Via Monte Macereto, 10 I-00141 Roma, Italia
Contatti	Email: senni@disp.uniroma2.it senni@loria.fr Cellulare: +39 340 3613432

*consapevole che chiunque rilascia dichiarazioni mendaci, forma atti falsi o ne fa uso è punito ai sensi del codice penale e delle leggi speciali in materia, dichiara che quanto indicato in questo curriculum, composto di 7 pagine, corrisponde a verità.*

### INTERESSI DI RICERCA

---

Verifica e sintesi automatica del software basata su tecniche di trasformazione dei programmi. In particolare, verifica e sintesi automatica di sistemi concorrenti come, ad esempio, protocolli e algoritmi concorrenti, a partire da specifiche in logiche modali e temporali. Trasformazione di programmi logici e programmi logici con vincoli. Combinazione di procedure di decisione per applicazioni in solutori SMT (Satisfiability Modulo Theories). Dimostrazione di teoremi al calcolatore, tecniche di eliminazione dei quantificatori, unificazione e matching modulo teorie equazionali, procedure di decisione per vincoli sul dominio dei numeri reali, razionali e interi.

### POSIZIONE ATTUALE

---

Maggio 2011 – oggi	Titolare di assegno di ricerca presso il Dipartimento di Informatica, Sistemi e Produzione dell'Università di Roma "Tor Vergata". Argomento di ricerca: "Basi teoriche e strumenti tecnologici per la prova di proprietà dei programmi". Coordinatore scientifico: Prof. Alberto Pettorossi.
--------------------	--

## FINANZIAMENTI E PROGETTI DI RICERCA

---

- 2010 – 2011* Partecipazione al progetto di cooperazione scientifica CNR–CNRS 2010–2011 “Verifica di Sistemi a Stati Infiniti e di Sistemi Real Time” Istituto di Analisi dei Sistemi ed Informatica, Roma, Consiglio Nazionale delle Ricerche (CNR) e Laboratoire Spécification et Vérification Centre National de la Recherche Scientifique (CNRS). Coordinatori scientifici: Maurizio Proietti (IASI-CNR) e Laurent Fribourg (LSV-CNRS).
- Novembre 2009* Vincitore di una borsa di ricerca ERCIM (European Research Consortium for Informatics and Mathematics) di 12 mesi (a.a. 2010–2011). La borsa ha finanziato 12 mesi di research fellowship presso il gruppo di ricerca CASSIS (Combining ApproacheS for the Security of Infinite state Systems), prof. Michael Rusinowitch. Centro di ricerca: LORIA - INRIA Grand Est, Nancy, Francia.
- Maggio 2009 – Luglio 2010* Titolare di un fondo per le missioni assegnato dal gruppo GNCS (Gruppo Nazionale per il Calcolo Scientifico) dell’ INdAM (Istituto Nazionale di Alta Matematica).
- 2008 – 2011* Partecipazione al progetto PRIN 2008 “Approcci innovativi e multi-disciplinari per ragionamento con vincoli e preferenze”. Coordinatore scientifico: Francesca Rossi, Università di Padova.

## ESPERIENZE PROFESSIONALI

---

### RICERCA

- Luglio 2011* Visiting researcher presso il Laboratoire Spécification et Vérification Centre National de la Recherche Scientifique (CNRS), supervisore Laurent Fribourg. Motivo della visita: illustrazione delle tecniche di specializzazione per l’analisi di raggiungibilità di sistemi reattivi a stati infiniti. Visita finanziata dal progetto CNR-CNRS 2010–2011.
- Maggio 2010 – Aprile 2011* Titolare di ERCIM fellowship (postdoc position) presso il centro di ricerca LORIA - INRIA Grand Est di Nancy, Francia. Tema di ricerca: “Combinazione di procedure di decisione per l’analisi del software tramite SMT solvers”. Coordinatori scientifici: Michael Rusinowitch, Christophe Ringeissen.
- Marzo 2011* Visiting researcher presso il gruppo di ricerca PLIS (Programming, Logic and Intelligent Systems) at CBIT, Roskilde University, Danimarca, sotto la supervisione del direttore del gruppo, prof. John Gallagher. Motivo della visita: studio della applicazione delle tecniche di trasformazione dei programmi e partial evaluation alla analisi e verifica di sistemi reattivi a stati infiniti. Visita finanziata dal programma ERCIM.
- Agosto 2010* Visiting researcher presso il gruppo di ricerca LARA, sotto la supervisione del direttore del gruppo, prof. Viktor Kuncak, Ecole Polytechnique Federale de Lausanne (EPFL), Svizzera. Motivo della visita: presentazione delle tecniche di trasformazione dei programmi e studio delle applicazioni di tali tecniche nell’ambito della generazione automatica di test cases a partire da specifiche formali e sintesi automatica del software. Visita finanziata dal programma ERCIM.
- Aprile 2008 – Aprile 2010* Titolare di assegno di ricerca presso il Dipartimento di Informatica, Sistemi e Produzione dell’Università di Roma “Tor Vergata”. Argomento di ricerca: “Basi teoriche e strumenti tecnologici per la prova di proprietà dei programmi”. Coordinatore scientifico: Prof. Alberto Pettorossi. Sospeso dal 01/05/2010 al 30/04/2011 per usufruire della borsa ERCIM.
- Dicembre 2007 – Marzo 2008* Rapporto di collaborazione coordinata e continuativa con il Dipartimento di Informatica, Sistemi e Produzione dell’Università di Roma “Tor Vergata” per lo svolgimento dell’attività di ricerca dal titolo: “Sviluppo di un sistema sperimentale per la verifica del software che utilizzi la metodologia di trasformazione dei programmi logici”.

## COLLABORAZIONI SCIENTIFICHE

- Marzo 2011 – oggi Gruppo di ricerca PLIS, prof. John Gallagher, Roskilde University, Danimarca.
- Agosto 2010 – oggi Gruppo di ricerca LARA, prof. Viktor Kuncak, Ecole Polytechnique Federale de Lausanne (EPFL), Svizzera.
- Maggio 2010 – oggi Christophe Ringeissen, LORIA-INRIA Grand Est, Francia.
- 2010 – oggi Laurent Fribourg, Laboratoire Spécification et Vérification Centre National de la Recherche Scientifique (CNRS).
- 2004 – oggi Maurizio Proietti, Istituto di Analisi dei Sistemi ed Informatica (IASI), Consiglio Nazionale delle Ricerche (CNR), Roma.
- Novembre 2003 Stesura del lavoro “The Coherence and Concreteness of Mathematics” sulla base degli appunti raccolti in occasione di un intervento tenuto dal Prof. Maurice Nivat presso la Pontificia Università Lateranense nel Luglio 2003. Il lavoro è stato sottoposto all’attenzione del Prof. Nivat e portato alla versione finale, pubblicato a nome del Prof. Nivat nel volume “Information: Science and Technology for the New Century, Lateran University Press”, 2007, del quale sono co-editore.

## SEMINARI INVITATI

- Marzo 2011 *Program Specialization for Verifying Infinite State Systems*, invitato da prof. Flemming Nielson, direttore del MT-LAB Centre of Excellence, Danish Technical University, Copenhagen, Danimarca.
- Agosto 2010 *Program Transformation for Verification and Synthesis*, invitato da prof. Viktor Kuncak, Ecole Polytechnique Federale de Lausanne (EPFL), Svizzera.
- Maggio 2010 *Program Transformation for Verification and Synthesis*, invitato da Michael Rusinowitch, direttore dell’Equipe CASSIS, LORIA-INRIA Grand Est, Nancy, Francia.

## INSEGNAMENTO

- A.A. 2011/2012  
A.A. 2009/2010  
A.A. 2008/2009  
A.A. 2007/2008  
A.A. 2006/2007 Università di Roma “Tor Vergata” – Facoltà di Ingegneria  
Assistente al corso di Informatica Teorica (Titolare, Prof. Alberto Pettorossi)
- A.A. 2009/2010 Università di Roma “Tor Vergata” – Facoltà di Ingegneria  
Assistente al corso di Fondamenti di Informatica (Titolare, Prof. Michele Angelaccio)
- A.A. 2005/2006 Università di Roma “Tor Vergata” – Facoltà di Ingegneria  
Assistente al corso di Automi, Linguaggi e Traduttori (Titolare, Prof. Alberto Pettorossi)

## ORGANIZZAZIONE DI CONFERENZE

- Agosto 2011 Membro del Comitato di Programma del 26mo Convegno Italiano di Logica Computazionale (CILC 2011), Università degli studi G.D’Annunzio di Pescara, 31 Agosto – 2 Settembre, 2011.
- Giugno 2005 Membro del Comitato Organizzatore del Congresso Italiano di Logica Computazionale (CILC 2005), 20mo Meeting Annuale dell’Associazione Italiana Ricercatori e Utenti della Programmazione Logica (GULP).

## PEER REVIEW

Sono stato revisore per le riviste *Fundamenta Informaticae* e *Information and Computation*, per le conferenze internazionali PEPM (2010,2011), LOPSTR (2007,2009,2011), ICLP (2008,2011) e SOFSEM (2010), e per la conferenza nazionale CILC (2009,2011).

## PARTICIPAZIONE A CONFERENZE

---

Ottobre 2011	8th International Symposium on Frontiers of Combining Systems (FroCoS 2011), Saarbrücken, Germany.
Settembre 2011	5th International Workshop on Reachability Problems (RP 2011), Genova, Italy.
Settembre 2011	Congresso Italiano di Logica Computazionale (CILC 2011), Pescara, Italy.
Luglio 2011	21st International Symposium on Logic-Based Program Synthesis and Transformation (LOPSTR 2011), Odense, Denmark.
Giugno 2011	International Workshop on First-Order Theorem Proving (FTP 2011), Bern, Switzerland.
Luglio 2010	Federated Logic Conference (FloC 2010), con un lavoro presentato a 26th International Conference on Logic Programming (ICLP 2010), University of Edinburgh, Edinburgo, UK.
Dicembre 2008	24th International Conference on Logic Programming (ICLP 2008), Università di Udine, Italia.
Luglio 2008	Congresso Italiano di Logica Computazionale (CILC 2008), Università di Perugia, Italia.
Giugno 2007	Congresso Italiano di Logica Computazionale (CILC 2007), Università di Messina, Italia.
Giugno 2006	Congresso Italiano di Logica Computazionale (CILC 2006), Università di Bari, Italia.
Settembre 2005	International Symposium on Logic-based Program Synthesis and Transformation (LOPSTR 2005), Imperial College, London, UK.
June 2005	Congresso Italiano di Logica Computazionale (CILC 2005), Consiglio Nazionale delle Ricerche (CNR), Roma, Italia.

## PUBBLICAZIONI

---

### RIVISTE INTERNAZIONALI CON REFEREE

1. Fioravanti, F., Pettorossi, A., Proietti, M., Senni, V.: Generalization Strategies for the Verification of Infinite State Systems. To appear in *Theory and Practice of Logic Programming*. [Also in: Wolfgang Faber and Nicola Leone (Eds.), CEUR-WS, Vol-598, urn:nbn:de:0074-598-1, ISSN 1613-0073, Proceedings of the 25th Italian Conference on Computational Logic (CILC'10), University of Calabria, Rende, Italy, July 7-9, 2010]
2. Fioravanti F., Pettorossi A., Proietti M., Senni V.: Program Transformation for Development, Verification, and Synthesis of Software. *Intelligenza Artificiale*, ISSN 1724-8035, Vol 5, Number 1, 2011, pp. 119-125.
3. Pettorossi A., Proietti M., Senni V.: . Transformations of Logic Programs on Infinite Lists. *Theory and Practice of Logic Programming*, ISSN 1471-0684, Volume 10, Special Issue 4-6, 383-399, 2010, Special Issue on the 26th International Conference on Logic Programming, Edinburgh, Scotland, UK, July 16-19, 2010. [A full version including proofs is downloadable as arXiv:1007.4157v1] [Also in Technical Report R. 10-04, IASI-CNR, Rome, Italy, 2010]
4. Senni V., Pettorossi A., Proietti, M.: A Folding Rule for Eliminating Existential Variables from Constraint Logic Programs. *Fundamenta Informaticae*, ISSN 0169-2968, Vol. 96, Number 3, 2009, pp. 121.

## CAPITOLI DI LIBRI

1. Pettorossi A., Proietti M., Senni V.: The Transformational Approach to Program Development. In: A. Dovier and E. Pontelli (Eds.) *A 25 Year Perspective on Logic Programming* (Achievements of the Italian Association for Logic Programming, GULP), ISBN 978-3-642-14308-3, Lecture Notes in Computer Science Vol. 6125, Springer, 2010. [Also in Technical Report R. 09-06, IASI-CNR, Rome, Italy, 2009]

## LIBRI (COME EDITORE)

1. Information: Science and Technology for the New Century, Pettorossi, A., Iacovitti, G., Consolo, R., and Senni, V., (Eds.), Quaderni Sefir 7, 270 pages, Lateran University Press, 2007, Rome, ISBN 978-88-465-0562-0.
2. Scienze Informatiche e Biologiche. Istanze Epistemologiche e Ontologiche. Gennaro Cicchese, Alberto Pettorossi, Stefano Crespi Reghizzi, Valerio Senni. ISBN: 9788831135054 Citt Nuova, Roma, 2011.

## CONFERENZE CON PROCEEDINGS (CON REFEREE)

1. Fioravanti, F., Pettorossi, A., Proietti, M., Senni, V.: Improving Reachability Analysis of Infinite State Systems by Specialization. In: Proceedings of the 5th International Workshop on Reachability Problems (RP2011), Genova, Italy, *Lecture Notes in Computer Science* Vol. 6945, Springer, 2011.
2. Fioravanti, F., Pettorossi, A., Proietti, M., Senni, V.: Using Real Relaxations During Program Specialization. In: Preliminary Proceedings of the 21th International Symposium on Logic-Based Synthesis and Transformation (LOPSTR 2010), 2010, Odense, Denmark. To appear in *Lecture Notes in Computer Science*, Springer.
3. Ringeissen, C., Senni, V.: Modular Termination and Combinability for Superposition Modulo Counter Arithmetic. In: Proceedings of the 8th International Symposium on Frontiers of Combining Systems (FroCoS 2011), October 5-7, Saarbruecken, Germany, *Lecture Notes in Artificial Intelligence* Vol. 6989, pp. 211–226, Springer, 2011.
4. Fioravanti, F., Pettorossi, A., Proietti, M., Senni, V.: Program Specialization for Verifying Infinite State Systems: An Experimental Evaluation. In: Proceedings of the 20th International Symposium on Logic-Based Synthesis and Transformation (LOPSTR 2010), July 23-25, 2010, Hagenberg, Austria. *Lecture Notes in Computer Science* Vol. 6564, pp. 164-183, Springer, 2011. [Also in RISC-Linz Report Series No. 10-14, pp. 93-112.]
5. Pettorossi, A., Proietti, M., Senni, V.: A Transformation Strategy for Verifying Logic Programs on Infinite Lists. In: Wolfgang Faber and Nicola Leone (Eds.), CEUR-WS, Vol-598, urn:nbn:de:0074-598-1, ISSN 1613-0073, Proceedings of the 25th Italian Conference on Computational Logic (CILC'10), University of Calabria, Rende, Italy, July 7-9, 2010.
6. Pettorossi, A., Proietti, M., Senni, V.: Deciding Full Branching Time Logic by Program Transformation. In: Danny De Schreye (Ed.) 19th International Symposium on Logic-Based Synthesis and Transformation (LOPSTR '09), September 9-11, 2009, Coimbra, Portugal, *Lecture Notes in Computer Science* 6037, pp. 5–21. Springer, Heidelberg (2010). [Also in Technical Report R. 09-04, IASI-CNR, Rome, Italy, 2009]
7. Senni, V., Pettorossi, A., Proietti, M.: A Folding Algorithm for Eliminating Existential Variables from Constraint Logic Programs. In: M. Garcia de la Banda and E. Pontelli (Eds.): *Proceedings of the 24th International Conference on Logic Programming (ICLP 2008)*, December 9-13, 2008, Udine, Italy. *Lecture Notes in Computer Science* 5366, Springer 2008, pp. 284-300.
8. Pettorossi, A., Proietti, M., Senni, V.: Program Transformation for Development, Verification, and Synthesis of Software. in *Il Milione* (i.e. 2 H6, June 3rd 2008), A Journey in the Computational Logic in Italy, Proc. of the Day Dedicated to Prof. Alberto Martelli, CEUR-WS, Vol-487, pages 7-14, urn:nbn:de:0074-487-5, ISSN 1613-0073, Turin, Italy, June 3, 2008. [online at <http://CEUR-WS.org/Vol-487/paper2.pdf>] [Also in Technical Report of Dipartimento di Informatica, Università degli Studi di Torino, RT 110/08, Italy, 2008]
9. Pettorossi, A., Proietti, M., Senni, V.: Automatic Correctness Proofs for Logic Program Transformations In: V. Dahl and I. Niemelä (Eds.): *Proceedings of the 23rd International Conference on Logic Programming (ICLP 2007)*, September 8-13, 2007, Porto, Portugal. *Lecture Notes in Computer Science* 4670, Springer, 2007, pp. 364-379. Also presented at the 2007 *Italian Conference on Computational Logic (CILC 2007)*, 21-22 June, 2007, Messina, Italy.

## Valerio Senni – Curriculum Vitae

10. Pettorossi, A., Proietti, M., Senni, V.: Proving Properties of Constraint Logic Programs by Eliminating Existential Variables. In: S. Etalle and M. Truszczyński (Eds.): *Proceedings of the Twenty Second International Conference on Logic Programming (ICLP 2006)*, August 17-20, 2006, Seattle, Washington, USA. *Lecture Notes in Computer Science* 4079, Springer, 2006, pp. 179-195. An extended version of this paper appears as: Research Report 07.62, Dipartimento di Informatica, Sistemi e Produzione, University of Rome Tor Vergata, Rome, Italy, February 2007. Also presented at the 2006 *Italian Conference on Computational Logic (CILC 2006)*, 26-27 June, 2006, Bari, Italy.
11. Pettorossi, A., Proietti, M., Senni, V.: Transformational Verification of Parameterized Protocols Using Array Formulas, In Patricia M. Hill (Ed.): *Logic Based Program Synthesis and Transformation, 15th International Symposium, LOPSTR 2005*, Imperial College, London, UK, September 7-9, 2005, Revised Selected Papers. *Lecture Notes in Computer Science* 3901, Springer 2006, pp. 23-43.
12. Pettorossi, A., Proietti, M., Senni, V.: Proofs of Program Properties via Unfold/Fold Transformations of Constraint Logic Programs (Abstract) In J. R. Cordy, R. Lämmel, A. Winter (Eds.) *Proceedings of the Dagstuhl Seminar 05161, Transformation Techniques in Software Engineering*, 17–22 April, 2005.

### CONFERENZE SENZA PROCEEDINGS (CON REFEREE) E TECHNICAL REPORT

1. Pettorossi, A., Proietti, M., Senni, V.: Transformational Verification of Linear Temporal Logic. Presented at the *Italian Conference on Computational Logic (CILC 2009)*, June 24-26, 2009, Ferrara, Italy. Technical Report R. 09-03, IASI-CNR, Rome, Italy, 2009.
2. Senni, V., Pettorossi, A., Proietti, M.: Folding Transformation Rules for Constraint Logic Programs. Presented at the 2008 *Italian Conference on Computational Logic (CILC 2008)*, 10-12 July, 2008, Perugia, Italy.
3. Pettorossi, A., Proietti, M., Senni, V.: Verifying parameterized protocols by transforming stratified logic programs, *Online Proceedings of the Italian Annual Meeting on Computational Logic (CILC'05)*, June 21-22, 2005, Roma, Italy.
4. Formica, E., Lima, A., Senni, V., Nicosia, S., Zaccarian, L., Robot2004: Sistemi Robotici per la Didattica basati su Linux-RTAI, in *Web Learning per la qualità del capitale umano*, II Annual Workshop, Ferrara, May 2004.

### EDUCAZIONE

---

#### UNIVERSITÀ:

Giugno 2008

**Dottorato di Ricerca in Informatica e Ingegneria dell'Automazione**

Università di Roma "Tor Vergata"

Titolo della dissertazione: "Transformation Techniques for Constraint Logic Programs with Applications to Protocol Verification".

Disponibile al sito istituzionale: <http://hdl.handle.net/2108/530>

Tutor: Prof. Alberto Pettorossi.

Commissione: Prof. Paolo Atzeni, Prof. Maurizio Lenzerini, Dott. Fabio Fioravanti.

Vincitore di una borsa di studio per i tre anni del corso di dottorato.

Ottobre 2004

**Laurea Specialistica in Ingegneria Informatica**

Università di Roma "Tor Vergata".

Titolo della dissertazione: "Automated Verification and Synthesis of Constraint Logic Programs".

Voto: 110 su 110 *con lode*.

Ottobre 2002

**Laurea di Primo Livello in Ingegneria Informatica**

Università di Roma "Tor Vergata".

Titolo della dissertazione: "Automated Deduction and Software Verification".

Voto: 110 su 110 *con lode*.

## PARTECIPAZIONI A SCUOLE

---

- June 2009 GAMES SPRING SCHOOL 2009, organizzata dal ESF Research Networking Programme “Games for Design and Verification (GAMES)”, svoltasi a Bertinoro (FC), dal 31 maggio al 6 giugno 2009. La scuola ha fornito 9 corsi, in lingua inglese, riguardanti l’argomento della teoria dei giochi, tenuti da ricercatori e professori di fama internazionale: K. R. Apt, “A Primer on Strategic Games”, E. Grädel, “Back and forth between logic and games”, J. Y. Halpern, “Beyond Nash equilibrium: solution concepts for the 21st century”, M. Jurdziński, “Algorithms for solving infinite games on graphs”, S. Kreutzer, “Graph Searching Games”, A. Kučera, “Turn-based stochastic games with finitely and infinitely many states”, C. Löding, “Infinite games and automata theory”, J. F. Raskin, “Omega-regular games with imperfect information: useful theory towards efficient algorithms”, D. Samet, “A primer on interactive epistemology in game theory”.
- Agosto 2005 Summer School in Logic, organizzata dall’Associazione Italiana di Logica e sue Applicazioni (AILA), dalla Società Italiana di Logica e Filosofia delle Scienze e dall’Università di Milano. Ho seguito due corsi: “Teoria della Dimostrazione: Lambda Calcolo”, tenuto dal Prof. Stefano Berardi dell’Università di Torino, e “Teoria della Dimostrazione: Metodi per la Dimostrazione Automatica”, tenuto dalla Prof.ssa Maria Paola Bonacina, Università di Verona.

## LINGUE

---

Italiano	Madrelingua.
Inglese	Ottima conoscenza, sia nella conversazione che nella scrittura.
Francese	Elementare.

## COMPETENZE TECNICHE

---

Linguaggi di Programmazione	Prolog, Standard ML, C, C++, Java, Pascal, PHP, Bash, SQL, Html
Sistemi Operativi	Unix (Linux), Mac OS X, Windows 2000/XP
Altro Software	Oracle, MySQL, IBM Rational Suite

## RIFERIMENTI

---

**Alberto Pettorossi**, Professore Ordinario – Facoltà di Ingegneria, Università di Roma Tor Vergata, Dipartimento di Informatica, Sistemi e Produzione – Tel. +39 06 7259 7379, e-mail: pettorossi@info.uniroma2.it

**Maurizio Proietti**, Senior Researcher – Istituto di Analisi dei Sistemi ed Informatica (IASI), Consiglio Nazionale delle Ricerche (CNR) – Tel. +39 06 7716 426 – e-mail: proietti@iasi.cnr.it

**Fabio Fioravanti**, Researcher – Università G.D’Annunzio, Dipartimento di Science – Tel. +39 085 453 7697, e-mail: fioravanti@sci.unich.it

**Michael Rusinowitch**, Direttore di Ricerca – LORIA-INRIA Grand Est – Tel. +33 383 593020, e-mail: michael.rusinowitch@loria.fr

**Christophe Ringeissen**, Senior Researcher – LORIA-INRIA Grand Est – Tel. +33 383 593053, e-mail: christophe.ringeissen@loria.fr

*Il sottoscritto dichiara inoltre di essere informato, ai sensi e per gli effetti di cui all’art. 13 del D. Leg.vo 30.6.2003, n. 196, che i dati personali raccolti sono trattati dall’Università degli Studi di Genova ai sensi dei Regolamenti in materia, di cui ai DD.R.R. nn. 198 dell’11.7.2001 e 165 del 12.4.2006.*

*Ai sensi della Legge 675/96, il sottoscritto fornisce il consenso al trattamento dei propri dati personali.*

Data

Firma